PATENT ABSTRACTS OF JAPAN

(11)Publication number:

57-117238

(43)Date of publication of

21.07.1982

application:

(51)Int.Cl.

H01L 21/30

(21)Application

56-004153

(71)

NIPPON KOGAKU KK <NIKON>

number:

(22)Date of filing: 14.01.1981

Applicant:

(72)Inventor: MATSUURA TOSHIO

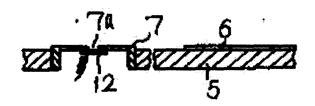
SUWA KYOICHI

SHIMIZU TOSHIYUKI TANIMOTO SHOICHI

(54) EXPOSING AND BAKING DEVICE FOR MANUFACTURING INTEGRATED CIRCUIT WITH ILLUMINOMETER

(57) Abstract:

PURPOSE: To measure the distribution of light intensity easily at the point of arbitrary time without overhauling or stopping the device by burying the illuminometer into a movable stage. CONSTITUTION: The illuminometer 7 is buried into the sample stage 5, and positioned so that the upper surface of the illuminometer 7 and the upper surface of a wafer 6 agree approximately. A hole 7a with approximately 0.5mmϕ as shown in the figure is bored to the illuminometer 7, and light passing the hole 7a is changed into electrical signals by a photoelectric converting element 12 and the intensity is obtained. To measure the light intensity, the sample stage 5 is moved, the illuminometer 7 is brought under an exposing region, and the intensity is measured.



[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

(19) 日本国特許庁 (JP)

⑩特許出願公開

⑩公開特許公報(A)

昭57-117238

Int. Cl.³
 H 01 L 21/30

識別記号

庁内整理番号 7131-5F ❸公開 昭和57年(1982) 7月21日

発明の数 1 審査請求 未請求

(全 4 頁)

願 昭56-4153

②特②出

願 昭56(1981)1月14日

個発 明

者 松浦敏男

超公市石

越谷市瓦曾根 2 -- 17-18

の発 明 者

諏訪恭一

川崎市高津区新作1-1

切発 明 者 清水寿幸

東京都足立区南花畑 5 —15— 4 —405

切発 明 者 谷元昭一

川崎市高津区溝ノ口817

⑪出 願 人 日本光学工業株式会社

東京都千代田区丸の内3丁目2

番3号

邳代 理 人 弁理士 岡部正夫

外6名

明 細 書

1. 発明の名称

照度計付きIC製造用電光焼付装置 2. 特許請求の範囲

1. 照明光射出部と 2 次元的に移動可能な 試料台を有す。る I C 製造用端光焼付装置にお いて、

前記射出部による露光面の光強度を測定するための照度計を、前記試料台上のウェハ面とこの照度計の測光面とがほぼ一致するように前記試料台に埋設したことを特徴とする装置。

- 2. 前配照度計は遮光部材に設けた微小開口部を通過した光を測定するものであることを特徴とする特許請求の範囲オ 1 項記載の装置。
- 3. 前配照度計は1次元または2次元フォトセンサであることを特徴とする特許請求の 範囲才1項記載の装置。

3.発明の詳細な説明

本発明は照明光射出部による解光面の光強度および強度分布を測定する照度計を備えた
1 C製造用露光焼付装置に関する。

一般に、IC製造用電光焼付装置では高い 照明の均一性が要求されている。特に近年、 ICの集積度が増してパターン線幅が1点が くになるに従つて、上記要求は益々強くなつ てきて、照明の不均一性がパターン線幅の不 揃いや線幅の制御に大きく影響してくるよう になつた。

原理的には、露光面ないし照明部の光強度 を測定するには単に照明部に照度計を設置し て測定し、強度分布については照明部におい て微小面積の照度計を 2 次元的または 1 次元 的に移動させるかまたは何箇所かの位置で測 光して露光面内の光強度分布を求めればよい。

しかし、従来、露光焼付装置の光強度を測定するには照明光射出部(例えば投影レンズ)の射出部)と試料台との間の空間に照度計を

特開昭57-11723☆(2)

設置して行い、また強度分布の測定は照度計 を 2 次元的或いは 1 次元的移動機構を有する 設置台に取付けて行つてきた。が、ととで測 定した光強度または強度分布は、あくまで照 明光射出部と試料台との中間のものであつて 第光面すなわち、実際にパターンを焼付ける ウエハ面上でのデータではない。さらに、最 近の露光焼付装置は構造が複雑で、照度計や 移動機構付き照度計が上記空間に設置できな い場合もある。

以上の如き理由のため、真の測定を行うに は闖光焼付装置の一部を分解して照度計を設 置せざるを得ない。すなわち、試料台を取り はすすとか照明系全体を取りはずすとかして 露光面と照度計の測光面を一致させて照度計 を取り付けなければならない。

従つて、現実には装置製造時に照明系の特 性試験として光強度および強度分布を測定し ている。しかし、との測定も、完成した装置 のものとはずれた位置または全く別を位置で

オ2図は試料台ステージ5を上から見た平 面図である。試料台ステージ5は不図示のX Y可動機構を持つており、X軸干渉計8とY 軸干渉計9によつて試料台ステージ5の位置 は 0.0 2 μm 程度の単位で求め得る。試料台ス テージ5は干渉計8,9からの位置情報によ り不図示の計算機によつてプログラム制御す ることも可能である。本実施例では照明解光 領域10は最大約10×10 mm (~14 mm ¢) であるものとする。

才る図は本実施例による照度計1、ウエハ 6、試料台ステージ5の側断面を拡大したも のである。照度計1の上面とウエハ6の上面 はほぼ一致するように設置されている。照度 計 7 には図のような 0.5 mm ø 程度の穴(ピン ホールフォ)があいており、この欠フォを通 過した光を光電変換素子12によつて電気信 号にして強度を求める。この光強度を測定す るためには、試料台ステージ5を動かして照 度計1を製光領域10の下に持つていき測定 以上のように、実験の露光面内において真

相対的な値を測定しているに過ぎない。

の光強度および強度分布を任意の時点で測定 するのは不可能に近いといつた欠点が従来存 在していた。

よつて、本発明の目的は、これらの欠点を 解決して、焼付け用の照明光の真の光強度な よび強度分布が容易に測定可能な照度計付き IC製造用電光焼付装置を得ることである。

以下本発明を実施例に沿つて説明する。

オ1図は I 0製造用縮小投影 駕光焼 付装置 としての本発明の実施例を示す。集光レンズ 1 を通つた照明光によつて、レチクル 2 上の ICパターンは縮小投影レンズ3によつて、 2次元的に移動可能を試料台ステージ5に數 置されたウエハ6上に縮小投影される。なお、 図中4は投影レンズるの瞳である。とうして レチクル2上のIOパターンがウエハ6上に 露光される。さらに照度計りが試料台ステー ジ5に埋設されている。

する。 露光領域10の下で試料台ステージ5 を 2 次元的に移動し、干渉計 8 , 9 によつて 試料 台ステージ 5 の位置を測定すると容易に 蘇光領域10内の光強度分布を得ることがで きる。

オ4回は露光領域10を照度計7が矢印の ように移動した場合に得られる光強度分布の 例を示す。 試料台ステージ 5 を 2 次元的に移 動することにより、強度分布も2次元的に求 め得る。

本実施例は干渉計付きステージを用いた例 であるが、干渉計ではなくリニアスケール等 の位置の情報を得られる測長器が付いていて も勿論良い。

またピンホールフ a は、光電変換案子12 への受光領域を微小面横に制限するためのも のであり、光強度分布の測定の分解能、すな わち鮮光領域10の大きさに対する穴の大き さは必要によつて任意に定め得る。また、穴 はピンホールに限られるものではなく、光電 変換素子の受光面を遮光するような遮光板に 微小幅のスリツトを設けておいてもよい。

ところで、本発明では照明露光領域 1 0 内 の光強度および強度分布を随時確認できるた め、これを照明用ランプの劣化の判断に適用 できる。ランプの劣化の判断は、従来、照明 光の一部または解光に使わない部分の光強度 を測定して行うか、或いは単に点灯時間だけ で寿命判断してランプ交換を行つてきた。と の前者の方法の測定では、一般に照明光の端 の一部または外側をモニタしているため、実 際に蘇光に使われる光強度との値との間に差 を生じることが多い。また、後者は単左る目 安に過ぎない。しかし、本発明の実施例によ る照度計を備えた露光焼付装置によれば、真 の光強度するわち露光面上の光強度を測定で きるので、この値をランプの劣化の判断に用 いることができる。

一般に、このような第光焼付装置は計算機 によつて各動作が制御されている。そこで、

が小さく(ウエハ上での露光領域が 1 0 mm×1 0 mm 角よりも小さくなる場合)、レチクルアパーチャ(レチクルのパターン領域のみ開口されるような遮光板枠)でレチクルの周囲を遮光するとき、完全に遮光されたか否かを確認する場合に極めて有効である。

尚、他の実施例として、オ5図(A),(B)の如く1次元または2次元のフォトセンサ11,12を用いてもよい。1次元フォトセンサ11を用いる場合は、試料台ステージ5をフォトセンサ11の長手方向と直交する方向に移動するだけでよい。さらに2次元フォトセンサ12が6るように試料台ステージ5を移動した後、フォトセンサ12を電気的に走査するだけで光強度分布が求められる。

このように本発明によれば、可動ステージ に埋め込みの照度計であるので装置を分解或 いは停止することなく、任意の時点で容易に 光強度分布を得ることができるという利点が

計算機に光強度分布を測定するためのプログ ラムをあらかじめ用意しておけば、露光焼付 装置の適当な動作中(例えばウェハの変換動 作時)に、電光面の光強度および強度分布が 測定でき、かつ強度分布の時間的変化も知る ことができる。さらに試料台ステージ5を移 動して、露光領域10の対角線上を照度計1 のピンホールフョが通るようにして、このと き得られた強度分布(オ4図に示したような 特性)から、計算処理によつて測定と同時に 露光領域10の照明光の均一性を表わすデー 夕を作成するとともできる。また、との照度 計はレチクルの真の露光領域の大きさを確認 するためにも使える。すなわち、照度計フを 移動して光強度の分布特性(オ4図)の立上 りと降下を検出し、そのときの試料台ステー ジ5の位置座標(干渉計8,9より求められ る)から、真の露光領域、すなわち実際のパ ターン焼付領域の大きさを測定すればよい。 これはレチクルの有効面積(パターン領域)

ある。また、実際に露光されるウェハ面と照 度計の測定面が一致しているために、算光時 と全く同じ条件で真の光強度および強度分布 を得ることができるという利点もある。

4. 図面の簡単な説明

オ1 図は本発明による実施例の原理図、

オ2図は試料台部の平面図、

オ 3 図はオ 1 図の照度計の存在する近辺の 拡大断面図、

オ4図は光強度分布のグラフ、

オ 5 図 (A) は 照 度 計 と し て 1 次 元 フォトセンサを 使 用 し た 例 の 図 、 オ 5 図 (B) は 2 次 元フォトセンサを 使 用 し た 例 の 図 で ある。

〔主要部分の符号の説明〕

試	料	台		5
凞	度	āt	····· 7, 10,	1 2
徽小	ト開 ロ	部		. 7 a

